

T S1/5/1

1/5/1

DIALOG(R)File 351:Derwent WPI

(c) 2005 Thomson Derwent. All rts. reserv.

014514883 \*\*Image available\*\*

WPI Acc No: 2002-335586/200237

XRPX Acc No: N02-263946

**Moving-image reproducing apparatus for remote video conference, has stop control block to control image decoder block to output predetermined still-picture image, when abnormality is detected in stream decoder block**

Patent Assignee: TOSHIBA KK (TOKE )

Number of Countries: 001 Number of Patents: 001

Patent Family:

Patent No	Kind	Date	Applicat No	Kind	Date	Week
JP 2002084471	A	20020322	JP 2000273874	A	20000908	200237 B

Priority Applications (No Type Date): JP 2000273874 A 20000908

Patent Details:

Patent No	Kind	Lan Pg	Main IPC	Filing Notes
JP 2002084471	A	6	H04N-005/44	

Abstract (Basic): JP 2002084471 A

NOVELTY - A stream decoder block (12) decodes and separates a received moving-image stream into video data and audio data. An image decoder block (11) decodes the separated image data. When abnormality is detected in the stream decoder block, a stop control block (14) controls the image decoder block to output a predetermined still-picture image.

USE - For remote video conference.

ADVANTAGE - Prevents output of disordered decoded image, thus eliminating unpleasant feeling of user.

DESCRIPTION OF DRAWING(S) - The figure shows the components of moving-image reproducing apparatus. (Drawing includes non-English language text).

Image decoder block (11)

Stream decoder block (12)

Stop control block (14)

pp; 6 DwgNo 1/3

Title Terms: MOVE; IMAGE; REPRODUCE; APPARATUS; REMOTE; VIDEO; CONFER; STOP  
; CONTROL; BLOCK; CONTROL; IMAGE; DECODE; BLOCK; OUTPUT; PREDETERMINED;  
STILL; PICTURE; IMAGE; ABNORMAL; DETECT; STREAM; DECODE; BLOCK

Derwent Class: W03

International Patent Class (Main): H04N-005/44

File Segment: EPI

?

(19)日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11)特許出願公開番号

特開2002-84471

(P2002-84471A)

(43)公開日 平成14年3月22日(2002.3.22)

(51)Int.Cl.<sup>7</sup>

H 0 4 N 5/44

識別記号

F I

H 0 4 N 5/44

テーマコード(参考)

Z 5 C 0 2 5

審査請求 未請求 請求項の数4 O L (全 6 頁)

(21)出願番号 特願2000-273874(P2000-273874)

(22)出願日 平成12年9月8日(2000.9.8)

(71)出願人 000003078

株式会社東芝

東京都港区芝浦一丁目1番1号

(72)発明者 河津 崇

東京都日野市旭が丘3丁目1番地の1 株

式会社東芝日野工場内

(72)発明者 池上 貴則

東京都日野市旭が丘3丁目1番地の1 株

式会社東芝日野工場内

(74)代理人 100058479

弁理士 鈴江 武彦 (外6名)

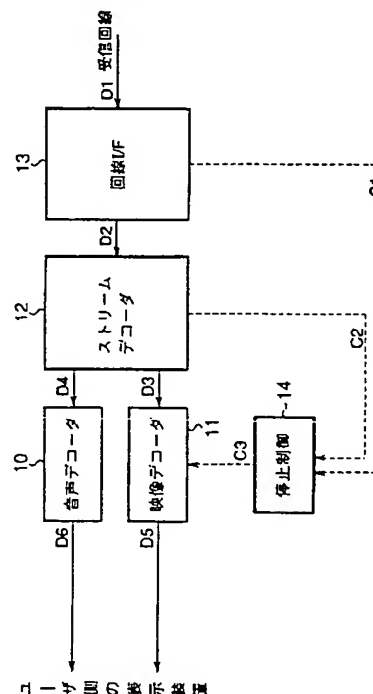
最終頁に続く

(54)【発明の名称】 動画像再生装置

(57)【要約】

【課題】 乱れたデコード画像の出力を防止してユーザ側の表示装置に乱れた映像データが表示されない動画像再生装置を提供する。

【解決手段】 動画像ストリームを受信する受信回線の回線制御を行う回線I Fブロック13と、受信した動画像ストリームをデコードして映像データと音声データに分離するストリームデコーダブロック12と、ストリームデコーダブロック12で分離された圧縮映像データをデコードしてデコード映像データを出力する映像デコーダブロック11と、回線I Fブロック13と、ストリームデコーダブロック12のうち、少なくともいずれか1つにおいて異常が検出された場合には、所定の静止画像が映像デコーダブロック11から出力されるように制御を行う停止制御ブロック14とを具備する。



## 【特許請求の範囲】

【請求項1】 動画像ストリームを受信する受信回線の回線制御を行う回線IFブロックと、受信した動画像ストリームをデコードして映像データと音声データに分離するストリームデコーダブロックと、このストリームデコーダブロックで分離された圧縮映像データをデコードしてデコード映像データを出力する映像デコーダブロックと、

前記回線IFブロックと、前記ストリームデコーダブロックと、前記映像デコーダのうち、少なくともいずれか1つにおいて異常あるいは受信ストリームの切り替えが検出された場合には、所定の静止画像が前記映像デコーダブロックから出力されるように制御を行う制御ブロックと、

を具備することを特徴とする動画像再生装置。

【請求項2】 前記回線IFブロックと前記ストリームデコーダブロックのうち少なくともいずれか一方において異常が検出されたときには、前記映像デコーダブロックにデコード映像データの出力停止を指示する信号を伝達することを特徴とする請求項1記載の動画像再生装置。

【請求項3】 前記ストリームデコーダブロックからの圧縮映像データを更新しつつ記憶するための記憶手段を具備し、前記回線IFブロックと、前記ストリームデコーダブロックのうち少なくともいずれか一方において受信ストリームの切り替えが検出された場合には、当該検出の直前に記憶された圧縮映像データを前記映像デコーダブロックに出力することを特徴とする請求項1記載の動画像再生装置。

【請求項4】 前記映像デコーダブロックからのデコード映像データを更新しつつ記憶するための記憶手段を具備し、前記回線IFブロックと、前記ストリームデコーダブロックと、前記映像デコーダブロックのうち、少なくともいずれか1つにおいて異常が検出された場合には、当該検出の直前に記憶されたデコード映像データを出力することを特徴とする請求項1記載の動画像再生装置。

## 【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は動画像再生装置に関するものである。

【0002】

【従来の技術】例えば遠隔会議や遠隔映像監視などにおいては、動画像のデータ量が膨大であるのでMPEG等の符号化方式により圧縮して伝送することが行なわれている。このような動画像の圧縮伝送時に何らかの原因により映像ストリームが切断されると再生側の映像デコーダは乱れたデコーダ映像（ブロックノイズ、映像非表示など）を出力し、ユーザの表示装置には乱れた映像が表

(2)

特開2002-84471

2

示される。これは映像デコーダが映像ストリームの異常を認識できずに動作を継続して映像ストリームの続きを待つからである。

【0003】また、MPEG等の符号化方式により圧縮された映像データを含むストリームを単純に切り替えた場合、階層化された各レイヤーでデータの不連続性が発生し、再生画像にブロック状の乱れが発生することが知られている。特に、遠隔映像監視システムなどのアプリケーションでは、監視映像の切り替えが煩雑に行なわれた場合、ストリームの切り替えのたびに乱れた映像が表示されるのでユーザに不快感を与えてしまう。

【0004】そこで、従来は、映像ストリームの切断時あるいは映像ストリームの切り替え時にはデータを加工するなどして不連続点で再生画像が乱れないような処理を行なっている。

【0005】

【発明が解決しようとする課題】しかしながら、上記した従来の動画像再生装置においては、映像ストリームの切断時や映像ストリームの切り替え時におけるデータ加工処理のための構成の追加により装置の規模が増大したり、構成の自由度が低下してしまうという問題があった。

【0006】本発明はこのような課題に着目してなされたものであり、その目的とするところは、乱れたデコード画像の出力を防止してユーザ側の表示装置に乱れた映像データが表示されない動画像再生装置を提供することにある。

【0007】

【課題を解決するための手段】上記の目的を達成するために、第1の発明に係る動画像再生装置は、動画像ストリームを受信する受信回線の回線制御を行う回線IFブロックと、受信した動画像ストリームをデコードして映像データと音声データに分離するストリームデコーダブロックと、このストリームデコーダブロックで分離された圧縮映像データをデコードしてデコード映像データを出力する映像デコーダブロックと、前記回線IFブロックと、前記ストリームデコーダブロックと、前記映像デコーダのうち、少なくともいずれか1つにおいて異常あるいは受信ストリームの切り替えが検出された場合には、所定の静止画像が前記映像デコーダブロックから出力されるように制御を行う制御ブロックとを具備する。

【0008】また、第2の発明に係る動画像再生装置は、第1の発明において、前記回線IFブロックと前記ストリームデコーダブロックのうち少なくともいずれか一方において異常が検出されたときには、前記映像デコーダブロックにデコード映像データの出力停止を指示する信号を伝達する。

【0009】また、第3の発明に係る動画像再生装置は、第1の発明において、前記ストリームデコーダブロックからの圧縮映像データを更新しつつ記憶するための

記憶手段を具備し、前記回線I/Fブロックと、前記ストリームデコーダブロックのうち少なくともいずれか一方において受信ストリームの切り替えが検出された場合には、当該検出の直前に記憶された圧縮映像データを前記映像デコーダブロックに出力する。

【0010】また、第4の発明に係る動画像再生装置は、第1の発明において、前記映像デコーダブロックからのデコード映像データを更新しつつ記憶するための記憶手段を具備し、前記回線I/Fブロックと、前記ストリームデコーダブロックと、前記映像デコーダブロックのうち、少なくともいずれか1つにおいて異常が検出された場合には、当該検出の直前に記憶されたデコード映像データを出力する。

【0011】

【発明の実施の形態】以下、図面を参照して本発明の実施形態を詳細に説明する。

【0012】図1は本発明の第1実施形態を適用したMPEG2符号化方式による動画像再生装置の構成を示す図である。本構成は図1に示すように、受信回線D1の回線制御を行う回線I/Fブロック13と、映像データと音声データなどを多重したストリームD2をデコードして映像データと音声データなどに分離するストリームデコーダブロック12と、このストリームデコーダブロック12で分離された圧縮映像データD3をデコードしてデコード映像データD5を出力する映像デコーダブロック11と、前記ストリームデコーダブロック12で分離された圧縮音声データD4をデコードしてデコード音声データD6を出力する音声デコーダブロック10とからなる従来の構成に加えて、回線I/Fブロック13で検出された回線の異常を伝達する信号線C1と、ストリームデコーダブロック12で検出されたMPEG2ストリームの異常を伝達する信号線C2と、これらの信号線C1、C2の信号を入力として論理和をとった障害検出信号C3を映像デコーダブロック11に伝達する停止制御ブロック14を備えている。

【0013】上記構成において、正常時は、映像デコーダブロック11においてデコードされたデコード映像データD5がユーザ側の表示装置に送られて表示される。しかし、回線I/Fブロック13及びストリームデコーダブロック12のうち少なくともいずれか一方で異常が検出された場合には各信号線を介して異常検出信号が停止制御ブロック14に伝えられる。停止制御ブロック14は各異常検出信号の論理和をとった障害検出信号C3をデコード映像データの出力停止を指示する信号として映像デコーダブロック11に送る。これによって映像デコーダブロック11からのデコード映像データD5の出力が停止され、ユーザ側の表示装置には異常が検出される直前のデコード映像データが静止画像として表示される。

【0014】上記したように、本発明の第1実施形態で

は、回線I/Fブロック13とストリームデコーダブロック12の少なくともいずれか一方において異常が検出された場合には、映像デコーダ11にデコード映像の出力停止を指示する異常検出信号C3を伝達するようにしたので、新たなハードウェア構成を付加することなしに乱れたデコード映像が映像デコーダブロック11から出力されるのを防止することができる。

【0015】図2は本発明の第2実施形態を適用したMPEG2符号化方式による動画像再生装置の構成を示す図である。本構成は図2に示すように、受信回線D1の回線制御を行う回線I/Fブロック23と、映像データと音声データなどを多重したストリームD2をデコードして映像データと音声データなどに分離するストリームデコーダブロック22と、このストリームデコーダブロック22で分離された圧縮映像データD3をデコードしてデコード映像データD5を出力する映像デコーダブロック21と、前記ストリームデコーダブロック22で分離された圧縮音声データD4をデコードしてデコード音声データD6を出力する音声デコーダブロック20とからなる従来の構成に加えて、前記ストリームデコーダ22と映像デコーダ21との間に配置されたスイッチ24と、回線I/F13ブロックで検出されたストリームの切り替えを伝達する信号線C11と、ストリームデコーダブロック12で検出されたストリームの切り替えを伝達する信号線C12と、これらの信号線C11、C12の信号を入力として論理和をとった切り替え検出信号C13をスイッチ24に伝達する制御ブロック26と、スイッチ24と映像デコーダブロック21に接続されたメモリ(記憶手段)25とを備えている。

【0016】上記した構成において、正常時は、受信回線D1から回線I/F23へ動画像ストリームが入力されて、ストリームデコーダブロック22によって映像データと音声データとに分離される。映像データは映像デコーダブロック21によってデコードされてデコード映像データD7としてユーザ側の表示装置へ送られて表示される。同時に上記映像データは圧縮された状態でメモリ25にも送られて記憶されるが、メモリ25の内容は、一画面で完結したピクチャのデータ(MPEGの場合にはIピクチャデータ)が入力されるたびに更新される。

【0017】一方、回線I/Fブロック23及びストリームデコーダブロック22の少なくともいずれか一方においてストリームの切り替えが検出された場合、制御ブロック26は、切り替え検出信号C11とC12との論理和をとった異常検知信号C13によりスイッチ24を制御して、ストリームデコーダブロック22からの映像データの代わりに、切り替えが検出される直前にメモリ25に記憶された圧縮された状態の静止画像データを映像デコーダ21に送る。そして、回線I/Fブロック23あるいはストリームデコーダブロック22においてス

トリームの切り替え動作の終了が検出されると、制御ブロック26の制御によりスイッチ24がストリームデコーダブロック22側に切り替えられて正常動作に復帰する。

【0018】以下に第2実施形態の具体的構成例を述べる。本構成をMPEG2による映像の伝送装置に適用した場合、回線I/Fブロック23はITU-T規格G703の6M専用線I/FやITU-T規格H222.1のATM回線I/Fとなる。回線I/Fブロック23でのストリームの切り替えの検出は、フレーミングのエラーやパリティのエラーなどによって行うことができる。ストリームデコーダブロック22は、ITU-T規格H222.0(ISO/IEC13871)のトランスポートストリームのデコーダとなる。ストリームデコーダブロック22でのストリーム切り替えの検出には、パケットごとに振られた連番フィールドのエラーや、時間情報データの不連続性の検出によって行うことができる。

【0019】メモリ25には圧縮した状態の画像データが記憶されるので、1ピクチャーのデータが記憶できる1Mbit程度の低速のメモリで十分である。仮に静止画の表示に画像メモリを使用した場合には、3.7Mbit、アクセス速度30nsec程度の高速メモリが必要になってしまうが、本構成では通常のメモリを用いることによりメモリ25を簡略化するとともにコストを下げようとしている。

【0020】上記したように、本発明の第2実施形態では、回線I/Fブロック23とストリームデコーダブロック22のうち、少なくともいずれか一方においてストリームの切り替えが検出された場合には、当該切り替えが検出される直前にメモリ25に記憶されている圧縮映像データをスイッチ24を切り替えることにより映像デコーダブロック21に送るようにしたので、ユーザ側の表示装置に乱れた映像が送られずユーザに不快感を与えることがなくなる。

【0021】なお、デコード画像の出力再開は、切り替え動作終了の検出を待って行なわれる。

【0022】図3は本発明の第3実施形態を適用した動画像再生装置の構成を示す図である。本構成は図3に示すように、受信回線D1の回線制御を行う回線I/Fブロック33と、映像データと音声データなどを多重したストリームD2をデコードして映像データと音声データなどに分離するストリームデコーダブロック32と、このストリームデコーダブロック32で分離された圧縮映像データをデコードしてデコード映像データD5を出力する映像デコーダブロック31と、前記ストリームデコーダブロック32で分離された圧縮音声データD4をデコードしてデコード音声データD6を出力する音声デコーダブロック30とからなる従来の構成に加えて、映像メモリ(記憶手段)36と、映像デコーダブロック31から出力される映像データD9と映像メモリ36から

出力される映像データD9とを切り替える映像スイッチ34と、映像デコーダブロック31からの映像データD5が映像メモリ36に送られるのをON、OFFするスイッチ35と、回線I/Fブロック33で検出された回線の異常を伝達する信号線C21と、ストリームデコーダブロック32で検出されたMPEG2ストリームの異常を伝達する信号線C22と、映像デコーダブロック31で検出された映像ストリームの異常を伝達する信号線C23と、これらの信号線C21、C22、C23を入力として論理和をとった障害検出信号C24を映像スイッチ34とスイッチ35とに伝達する制御ブロック37とを備えている。なお、実施形態で追加された映像メモリ36、映像スイッチ34、スイッチ35、信号線C21、信号線C22、信号線C23、制御ブロック37とはパッケージ化して外部機器として外付けにすることができる。

【0023】上記した構成において、正常時は、映像デコーダブロック31からのデコード映像データD5が映像スイッチ34を介して出力用デコード映像データD7としてユーザ側の表示装置に送られて表示される。同時に上記デコード映像データD5は映像メモリ36にも記憶されるが、映像メモリ36の内容は、一画面で完結したピクチャーのデータ(MPEGの場合は1ピクチャーデータ)が入力されるたびに更新される。

【0024】一方、回線I/Fブロック33、ストリームデコーダブロック32、映像デコーダブロック31の少なくともいずれか一つにおいて異常が検出された場合には、各信号線を介して異常検出信号が制御ブロック37に送られて各異常検出信号の論理和がとられた障害検出信号C24が映像スイッチ34とスイッチ35とに供給される。これにより映像スイッチ34は映像デコーダブロック31から出力される映像データD5の代わりに、異常が検出される直前に映像メモリ36に記憶された映像データD6が出力用デコード映像データD7としてユーザ側の表示装置に送られて表示される。また、スイッチ35は障害検出信号C24を受けたことに応答してOFF状態になるので映像デコーダブロック31からのデコード映像データD5は映像メモリ36に供給されなくなり映像メモリ36の内容は更新されない。

【0025】上記したように、本発明の第3実施形態では、回線I/Fブロック33、ストリームデコーダブロック32、映像デコーダブロック31の少なくともいずれか一つにおいて異常が検出された場合には、当該異常が検出される直前に映像メモリ36に記憶されているデコード映像データD9を映像スイッチ34を切り替えることによりユーザ側の表示装置に表示するようにしたので、ユーザ側の表示装置に乱れたデコード映像データが表示されずユーザに不快感を与えることがなくなる。

【0026】

【発明の効果】本発明によれば、回線I/Fブロック、

ストリームデコーダブロック、映像デコーダブロックの少なくともいずれか一つにおいて異常あるいはストリームの切り替えが検出された場合には、所定の静止画像データを表示するようにしたので、ユーザ側の表示装置に乱れたデコード映像データが表示されずユーザに不快感を与えることがなくなるという効果を奏する。

【図面の簡単な説明】

【図1】本発明の第1実施形態を適用した動画像再生装置の構成を示す図である。

【図2】本発明の第2実施形態を適用した動画像再生装置の構成を示す図である。

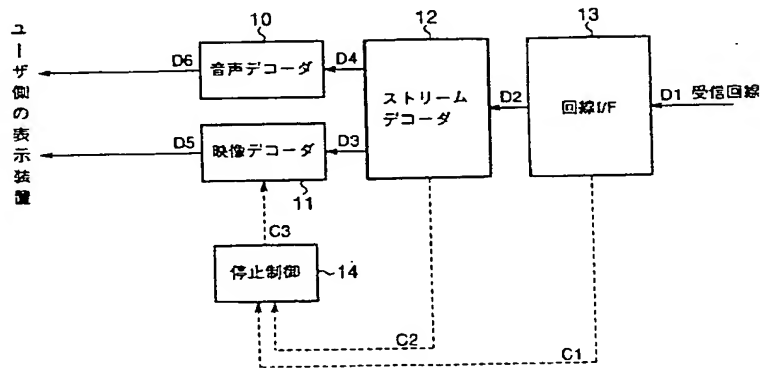
【図3】本発明の第3実施形態を適用した動画像再生装置の構成を示す図である。

置の構成を示す図である。

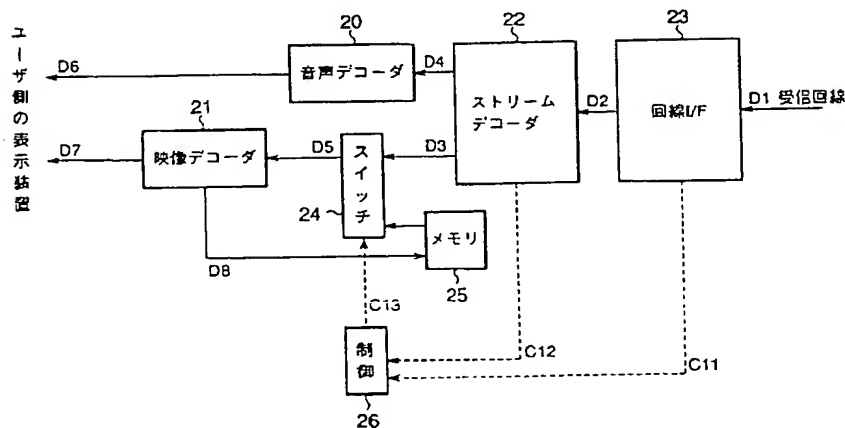
【符号の説明】

10…音声デコーダブロック、11…映像デコーダブロック、12…ストリームデコーダブロック、13…回線I/Fブロック、14…停止制御ブロック、20…音声デコーダブロック、21…映像デコーダブロック、22…ストリームデコーダブロック、23…回線I/Fブロック、24…スイッチ、25…メモリ、26…制御ブロック、30…音声デコーダブロック、31…映像デコーダブロック、32…ストリームデコーダブロック、33…回線I/Fブロック、34…映像スイッチ、35…スイッチ、36…映像メモリ、37…制御ブロック。

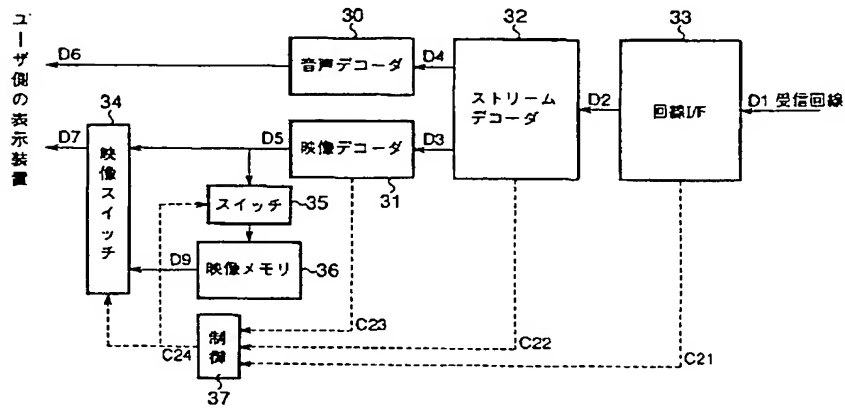
【図1】



【図2】



【図3】



フロントページの続き

(72)発明者 君山 健二

東京都日野市旭が丘3丁目1番地の1 株  
式会社東芝日野工場内

Fターム(参考) 5C025 BA08 BA27 CA03 DA01